

Erste Satzung zur Änderung der
Studien- und Prüfungsordnung
für den Bachelorstudiengang
Elektro- und Informationstechnik
(Doppelabschluss mit chinesischen Hochschulen)
an der Hochschule Mittweida

Vom 12. September 2018

Auf Grund von § 34 Abs. 1 Satz 1, 36 Abs. 1 des Gesetzes über die Freiheit der Hochschulen im Freistaat Sachsen (Sächsisches Hochschulfreiheitsgesetz - SächsHSFG) in der Fassung der Bekanntmachung vom 15. Januar 2013 (SächsGVBl. S. 3), zuletzt geändert durch Gesetz vom 26. April 2018 (SächsGVBl. S. 198, 218), erlässt die Hochschule Mittweida diese Satzung.

Artikel 1

Die Studien- und Prüfungsordnung für den Bachelorstudiengang Elektro- und Informationstechnik (Doppelabschluss mit chinesischen Hochschulen) an der Hochschule Mittweida vom 5. Juli 2017 wird wie folgt geändert:

1.

Die Inhaltsübersicht wird wie folgt geändert:

In der Angabe zum 7. Abschnitt wird vor der Angabe zu § 35 folgende Angabe zu § 34 a eingefügt:

„§ 34 a Übergangsbestimmungen“

2.

Im 7. Abschnitt wird vor § 35 folgender § 34 a eingefügt:

**„§ 34 a
Übergangsbestimmungen**

Für Studenten, die ihr Studium an der HSMW vor dem 1. März 2018 aufgenommen haben, gilt die Anlage 1 in ihrer Fassung vom 31. August 2018 fort. "

3.

Die Anlage 1 erhält die aus dem Anhang ersichtlich Fassung.

Artikel 2

Diese Satzung tritt am 1. September 2018 in Kraft. Sie wird im Internetportal www.hs-mittweida.de/ordnungen veröffentlicht.

Ausgefertigt auf Grund des Fakultätsratsbeschlusses vom 4. Juli 2018 und der Genehmigung des Rektorates vom 4. September 2018.

Mittweida, den 12. September

Der Rektor
der Hochschule Mittweida

Prof. Dr. phil. Ludwig Hilmer

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Automatisierungstechnik, Doppelabschluss Changshu (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	HSMW LV in Changshu SWS			PVL	PI/ Dauer Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6601 Grundlagen Elektrotechnik 1	0	90	60	2	2		Ms/90	0/42	
66011 Einführung in die Beschreibung elektrischer Netzwerke		45	30	1	1				
66012 Analyse elektrischer Netzwerke bei harmonischer Erregung		45	30	1	1				
6602 Mathematik für Ingenieure 1	0	90	60	2	2		Ms/90	0/42	
66021 Zahlenräume, Gleichungssysteme und Matrizen		45	30	1	1				
66022 Numerische und Potenz-Reihen		45	30	1	1				
6603 Grundlagen Elektrotechnik 2	0	90	60	2	2		Ms/90	0/42	
66031 Übergangsvorgänge in elektrischen Netzwerken		45	30	1	1				
66032 Elektromagnetische Felder		45	30	1	1				
6604 Mathematik für Ingenieure 2	0	90	60	2	2		Ms/90	0/42	
66041 Grundlagen der Differential- und Integralrechnung		45	30	1	1				
66042 Differential- und Integralrechnung für Funktionen mit mehreren Variablen		45	30	1	1				
6605 Grundlagen der Automatisierungs-, Energie- und Informationstechnik	0	90	60	2	2		Ms/90	0/42	
66051 Grundlagen der Signalverarbeitung und Rechentechnik		45	30	1	1				
66052 Grundlagen der Automatisierungs- und Regelungstechnik		45	30	1	1				
6606 Ausgewählte Kapitel der Automatisierungs-, Energie- und Informationstechnik	0	90	60	2	2		Ms/90	0/42	
66061 Ausgewählte Kapitel der Automatisierungs- und Informationstechnik		45	30	1	1				
66062 Ausgewählte Kapitel der Energie- und Automatisierungstechnik		45	30	1	1				
Gesamt Changshu	0	540	360	24					

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich,
P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens
Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbst-
studienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
 Studienrichtung Automatisierungstechnik, Doppelabschluss Changshu (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	HSMW LV in Studienkolle g SWS			PVL	PI/ Dauer Gewichtung ¹⁾	Gewicht- tung ²⁾
				V	S/Ü	P			
6607 Patentrecht/ Technisches Deutsch								3)	
66071 Technisches Deutsch		45	30	1	1				
66072 Patentrecht									
Gesamt Studienkolleg	0	45	30	2					

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
 testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich,
 P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens
 Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ =
 Selbststudienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 3) Prüfung findet
 im 6. Semester statt

Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Automatisierungstechnik, Doppelabschluss Changshu (China)

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	6. Semester SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				v	S/Ü	P			
6608 Signal- und Systemtheorie 1	5	60	90	3	2	1	LT	Ms/120	1/42
6639 Schaltungstechnik	5	90	60	2	2			Ms/120	1/42
6610 Industrielle Kommunikation	5	90	60	2		2	LT	Ms/90	1/42
6611 Energie- und Kommunikationsnetze 2	5	90	60	4				Ms/90	1/42
6607 Patentrecht/ Technisches Deutsch	5	90	60	2	2			Ms/90	1/42
66071 Technisches Deutsch		45	30	1	1				
66072 Patentrecht		45	30	1	1				
Wahlpflichtblock 1 (1 aus 5)									
6612 Energieübertragung und -verteilung	5	90	60	1	1	2	LT	Ms/120	1/42
6613 Elektroenergieanlagen 1	5	90	60	2	1	1		Mm/30	1/42
6614 Grundlagen Embedded Systems	5	90	60	1	1	2	LT	Ms/120	1/42
6615 Licht- und Gebäudesystemtechnik	5	90	60	0	2	2	LT	Msn/B	1/42
6616 CAD-Elektroprojektierung	5	75	75	1	2	2	AP	Ms/90	1/42
Gesamt 6. Semester	30	450 bis 465	360 bis 375	24 bis 25					6/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich, P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbst-studienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Automatisierungstechnik, Doppelabschluss Changshu (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	7. Semester SWS			PVL	PI/ Dauer/Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6617 Grundlagen Regelungstechnik	5	90	60	2	1	1	LT	Ms/120	1/42
6618 Industrielle Steuerungen	5	90	60	2	1	2	LT	Ms/90	1/42
6619 Messtechnik	5	90	60	2	1	1	LT	Ms/90	1/42
6620 Robotik 1	5	90	60	2		2	LT	Ms/90	1/42
6621 Sensorik/Aktorik	5	90	60	2	1	1	LT	Ms/120	1/42
Wahlpflichtblock 2 (1 aus 4)									
6622 Energieerzeugungstechnologien	5	90	60	2	2			Ms/90	1/42
6623 Elektrische Maschinen	5	90	60	2	1	1	LT	Ms/120	1/42
6624 Mikrocontroller Applikationen	5	90	60	2		2	AP	Ms/90	1/42
6625 Digitale Signalverarbeitung	5	75	75	3	2			Ms/120	1/42
Gesamt 7. Semester	30	525 bis 540	360 bis 375	25 bis 26					6/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labortestat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich, P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbststudienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
 Studienrichtung Automatisierungstechnik, Doppelabschluss Changshu (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	8. Semester SWS			PVL	PI/ Dauer/ Ge- wichtung ¹⁾	Ge- wichtung ²⁾
				V	S/Ü	P			
6637 Praxisprojekt	10	250						Msn/B	2/42
6638 Bachelorprojekt	20	540	60	4				BA 2/3 PI4m/K30 1/3	4/42
66381 Bachelorarbeit	(12)								
66382 Bachelortutorium	(5)		60	4					
66383 Bachelorkolloquium	(3)								
Gesamt 8. Semester	30	790	60	4					6/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
 testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M =Modulprüfung, m = mündlich,
 P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens
 Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s =schriftlich, sn = sonstige, SSZ = Selbst-
 studienzeit, Te =Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
 Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	HSMW LV in Chongqing SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6607 Patentrecht/ Technisches Deutsch	0							3)	
66071 Technisches Deutsch		45	30	1	1				
66072 Patentrecht									
Gesamt College Chongqing		45	30	2					

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
 testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich,
 P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note
 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbst-
 studienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 3) Prüfung findet im 6.
 Semester statt.

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
 Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	Semester Studien- kolleg SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6625 Digitale Signalverarbeitung	0	75	75	3	2			3)	
6626 Computerplattformen	0								
66261 Rechnerarchitekturen		30	45	2		1	LT	4)	
66262 Betriebssysteme								5)	
Gesamt Studienkollegsemester		105	120	8					

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
 testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich,
 P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note
 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbst-
 studienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 3) Prüfung findet im 6.
 Semester statt, 4) Teilprüfung "Rechnerarchitekturen" findet im 6. Semester statt, 5) Teilprüfung
 "Betriebssysteme" findet im 7. Semester statt

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	6. Semester SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6625 Digitale Signalverarbeitung	5							Ms/120	1/42
6626 Computerplattformen 66261 Rechnerarchitekturen 66262 Betriebssysteme								PIs/45 1/2 5)	
6627 Grundlagen Mikro- prozessortechnik	5	90	60	2	2		AP	Ms/120	1/42
6628 Kommunikations- technik/Grundlagen	5	75	75	4	1		LT	Ms/90	1/42
6629 Hochfrequenztechnik	5	75	75	2	2	1	LT	Ms/90	1/42
6630 Adaptive Systeme	5	90	60		4			Ms/120	1/42
6631 Optische Kommuni- kationstechnik	5	75	75	2	2	1	LT	Ms/120	1/42
6607 Patentrecht/ Technisches Deutsch 66071 Technisches Deutsch 66072 Patentrecht	5	90	60	2	2			Ms/90	1/42
Gesamt 6. Semester	35	450	375	24					7/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich,
P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note
4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbst-
studienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 5) Teilprüfung
"Betriebssysteme" findet im 7. Semester statt

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	7. Semester SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6626 Computerplattformen	5	60	90	4	2			4) PIs/45 1/2	1/42
66261 Rechnerarchitekturen									
66262 Betriebssysteme		30	45	2	1				
6624 Mikrocontroller-Applikationen	5	90	60	2	2		AP	Ms/90	1/42
6632 Kommunikationstechnik-netze	5	75	75	2	2	1	LT	Ms/90	1/42
6633 Projektmanagement/ Präsentationstechnik	5	90	60	2	2		AP	Ms/120	1/42
6634 Sensorik/Regelungstechnik	5	90	60	2	1	1	LT	Ms120	1/42
6635 4G und LTE	5	90	60	2	2			Ms/90	1/42
6636 Ausgewählte Kapitel der Multimediatechnik	5	90	60	1	2	1	AP	Ms/90	1/42
Gesamt 7. Semester	35	555	420	28					7/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labortestat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich, P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbststudienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 4) Teilprüfung "Rechnerarchitekturen" findet im 6. Semester statt

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	8. Semester SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6637 Praxisprojekt	10	250						Msn/B	2/42
6638 Bachelorprojekt	20	540	60	4				BA 2/3	4/42
66381 Bachelorarbeit	(12)								
66382 Bachelortutorium	(5)		60	4					
66383 Bachelorkolloquium	(3)							PI4m/K30 1/3	
Gesamt 8. Semester	30	790	60	4					6/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich,
P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note
4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbst-
studienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 3) Prüfung findet im 6.
Semester statt. 4) wird im 6. Semester an der HS Mittweida absolviert, 5) Teilprüfung "Rechnerarchitekturen"
findet im 6. Semester, 6) wird im 7. Semester an der HS Mittweida absolviert.