

Dritte Satzung zur Änderung der
Studien- und Prüfungsordnung
für den Bachelorstudiengang
Elektro- und Informationstechnik
(Doppelabschluss mit chinesischen Hochschulen)
an der Hochschule Mittweida

Vom 26. Mai 2020

Auf Grund von § 34 Abs. 1 Satz 1, 36 Abs. 1 des Gesetzes über die Freiheit der Hochschulen im Freistaat Sachsen (Sächsisches Hochschulfreiheitsgesetz - SächsHSFG) in der Fassung der Bekanntmachung vom 15. Januar 2013 (SächsGVBl. S. 3), zuletzt geändert durch Artikel 2 Absatz 27 des Gesetzes vom 5. April 2019 (SächsGVBl. S. 245), erlässt die Hochschule Mittweida diese Satzung.

Artikel 1

Die Studien- und Prüfungsordnung für den Bachelorstudiengang Elektro- und Informationstechnik (Doppelabschluss mit chinesischen Hochschulen) an der Hochschule Mittweida vom 5. Juli 2017, geändert durch Satzung vom 12. März 2019 wird wie folgt geändert:

1.

Paragraf 34 a wird wie folgt geändert:

Nach Absatz 2 wird folgender Absatz 3 angefügt:

„(3) Für Studenten, die ihr Studium an der HSMW vor dem 1. September 2020 aufgenommen haben, gilt die Anlage 1 in ihrer Fassung vom 31. August 2020 fort.“

2.

Die Anlage 1 erhält die aus dem Anhang ersichtlich Fassung.

Artikel 2

Diese Satzung tritt am 1. September 2020 in Kraft. Sie wird im Mitteilungsblatt der Hochschule Mittweida und im Internetportal www.hs-mittweida.de/ordnungen veröffentlicht.

Ausgefertigt auf Grund des Fakultätsratsbeschlusses vom 22. April 2020 und der Genehmigung des Rektorates vom 26. Mai 2020.

Mittweida, den 26. Mai 2020

Der Rektor
der Hochschule Mittweida

Prof. Dr. phil. Ludwig Hilmer

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
 Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	HSMW LV in Chongqing SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6607 Patentrecht/ Technisches Deutsch	0							3)	
66071 Technisches Deutsch		45	30	1	1				
66072 Patentrecht									
Gesamt College Chongqing		45	30	2					

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
 testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M =Modulprüfung, m = mündlich,
 P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note
 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s =schriftlich, sn = sonstige, SSZ = Selbst-
 studienzeit, Te =Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 3) Prüfung findet im 6.
 Semester statt.

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	Semester Studien- kolleg SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6625 Digitale Signalverarbeitung	0	75	75	3	2			3)	
6626 Computerplattformen	0								
66261 Rechnerarchitekturen		30	45	2	1	LT		4)	
66262 Betriebssysteme								5)	
Gesamt Studienkollegsemester		105	120	8					

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labortestat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich, P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbststudienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 3) Prüfung findet im 6. Semester statt, 4) Teilprüfung "Rechnerarchitekturen" findet im 6. Semester statt, 5) Teilprüfung "Betriebssysteme" findet im 7. Semester statt

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	6. Semester SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6625 Digitale Signalverarbeitung	5							Ms/120	1/42
6626 Computerplattformen 66261 Rechnerarchitekturen 66262 Betriebssysteme								PIs/45 1/2 5)	
6627 Grundlagen Mikroprozessortechnik	5	90	60	2	2		AP	Ms/120	1/42
6628 Kommunikationstechnik/Grundlagen	5	75	75	4	1		LT	Ms/90	1/42
6629 Hochfrequenztechnik	5	75	75	2	2	1	LT	Ms/90	1/42
6630 Adaptive Systeme	5	90	60		4			Ms/120	1/42
6631 Optische Kommunikationstechnik	5	75	75	2	2	1	LT	Ms/120	1/42
6607 Patentrecht/ Technisches Deutsch 66071 Technisches Deutsch 66072 Patentrecht	5	90	60	2	2			Ms/90	1/42
		45	30	1	1				
Gesamt 6. Semester	35	450	375	24					7/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich,
P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note
4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbst-
studienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 5) Teilprüfung
"Betriebssysteme" findet im 7. Semester statt

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
 Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	7. Semester SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6626 Computerplattformen	5	60	90	4	2		4) PIs/45 1/2	1/42	
66261 Rechnerarchitekturen									
66262 Betriebssysteme		30	45	2	1				
6624 Mikrocontroller-Applikationen	5	90	60	2	2	AP	Ms/90	1/42	
6632 Kommunikationstechnik/-netze	5	75	75	2	2	1	LT	Ms/90	1/42
6633 Projektmanagement/ Präsentationstechnik	5	90	60	2	2		AP	Ms/120	1/42
6634 Sensorik/Regelungstechnik	5	90	60	2	1	1	LT	Ms120	1/42
6635 4G und LTE	5	90	60	2	2			Ms/90	1/42
6636 Ausgewählte Kapitel der Multimediatechnik	5	90	60	1	2	1	AP	Ms/90	1/42
Gesamt 7. Semester	35	555	420	28					7/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labor-
 testat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M =Modulprüfung, m = mündlich,
 P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note
 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s =schriftlich, sn = sonstige, SSZ = Selbst-
 studienzeit, Te =Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 4) Teilprüfung
 "Rechnerarchitekturen" findet im 6. Semester statt

**Studienablaufplan für den Bachelorstudiengang Elektro- und Informationstechnik
Studienrichtung Informationssystemtechnik, Doppelabschluss Chongqing (China)**

Modul / Lerneinheiten	Credits	SSZ in Ah	LVS ges.	8. Semester SWS			PVL	PI/ Dauer/ Gewichtung ¹⁾	Gewichtung ²⁾
				V	S/Ü	P			
6637 Praxisprojekt	10	250						Msn/B	2/42
6638 Bachelorprojekt	20	540	60		4			BA 2/3 PI4m/K30 1/3	4/42
66381 Bachelorarbeit	(12)								
66382 Bachelortutorium	(5)		60		4				
66383 Bachelorkolloquium	(3)								
Gesamt 8. Semester	30	790	60		4				6/42

AP = Arbeitsprobe als Prüfungsvorleistung, BA = Bachelorarbeit, B = Beleg, K = Kolloquium, LT = Labortestat als Prüfungsvorleistung, LVS = Lehrveranstaltungsstunden, M = Modulprüfung, m = mündlich, P = Praktikum, PI = Prüfungsleistung, PVL = Prüfungsvorleistung, PI4 = Prüfungsleistung, mindestens Note 4, PVL = Prüfungsvorleistung, Ü = Übung, S = Seminar, s = schriftlich, sn = sonstige, SSZ = Selbststudienzeit, Te = Testat, 1) Gewichtung Modulnote, 2) Gewichtung Abschlussnote, 3) Prüfung findet im 6. Semester statt. 4) wird im 6. Semester an der HS Mittweida absolviert, 5) Teilprüfung "Rechnerarchitekturen" findet im 6. Semester, 6) wird im 7. Semester an der HS Mittweida absolviert.